МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ

РОССИЙСКОЙ ФЕДЕРАЦИИ

**ФГБОУ ВО «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»**

Факультет автоматики и вычислительной техники

Кафедра радиоэлектронных средств

Отчет по дисциплине

«Цифровые устройства»

Лабораторная работа №1

«**«СИСТЕМА**

**КОМАНД МИКРОПРОЦЕССОРА X86**»

Вариант 1

Выполнил: студент группы ИНБс–31\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_/В. Е. Ермаков/

Проверил: к.т.н. доцент кафедры РЭС\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_/М.А. Земцов/

Киров 2021

Цель работы: изучение системы команд и способов адресации микропроцессоров с архитектурой x86

Ход выполнения:

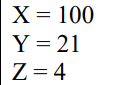


Рисунок 1 – Исходные данные

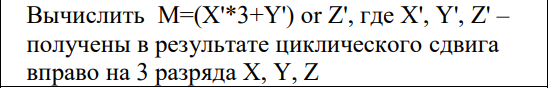


Рисунок 2 – Заданное выражение

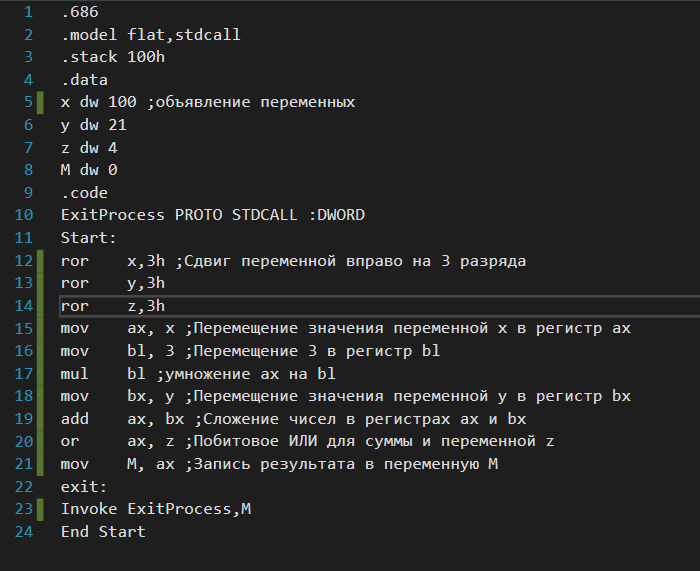


Рисунок 3 – Код программы для заданного выражения

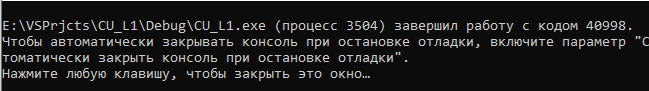


Рисунок 4 – Вывод программы

Программа завершила работу с кодом 40998 – это и есть искомое значение.

Верификация:

Результаты последних двух операций обусловлены переполнением.

Программа вывела верный результат

Вывод:

1) В ходе работы были изучены система команд и способы адресации микропроцессоров с архитектурой х86

2) Была разработана программа, вычисляющая заданное математическое выражение